



ETH EIDGENÖSSISCHE TECHNISCHE HOCHSCHULE ZÜRICH

ZEICHNUNGS TITEL : 1

PROJEKT : BT NODE REV 2

DESIGN BY : JAN BEUTEL

DATE : 26.09.2001

LABORATORY : IIK-ETH ZÜRICH

ZEICHNUNGSNUMMER : 2

SEITE 1 VON 1

BT-CARRIER

BT

MAXIM MAX3232

PC$\langle 0..7 >$

PC$\langle 0..7 >$

UART2 PORT

SPI INTERFACE

TIMER/2 INPUT

2W I/O OR TWO WIRE INTERFACE

CPU CURRENT ACCESS

ANALOG SUPPLY

PORT F

VALUE ?